

PROJETO: Circuito de divisão binária em complemento de dois.

1. Ler o texto distribuído em sala de aula.
2. Responder:
 - a) Desenvolver 4 exemplos do algoritmo descrito no texto para um dividendo de 8 bits e divisor de 4 bits. Dica: considere os casos de valores positivos e negativos da figura 8.17.
 - b) Apresentar o projeto do fluxo de dados do divisor binário em complemento de dois. Dica: Use componentes da família TTL (74xx).
 - c) Modificar o fluxograma da figura 8.16 para tratar a divisão binária em complemento de dois.
3. Baseado no fluxograma do item 2.c, desenvolver um diagrama ASM da unidade de controle do divisor binário em complemento de dois.
4. Desenvolver o projeto do circuito do divisor binário no simulador Altera Quartus II. Incluir cartas de tempo com simulações.